

FIG. 2
PRIOR ART

SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13		61	62	63
0	FA	FA	FA	FA	FA	FA	FA	FA	FA	FA	FA	FA	FA	FA		D1	D2	D3
1	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
2	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
4	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
5	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
6	ED	ED	ED	ED	ED	ED	ED	ED	ED	ED	ED	ED	ED	ED		D1	D2	D3
7	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
8	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
9	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
10	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
11	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
12	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
13	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC	AC		D1	D2	D3
14	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1	D2	D3	D0	D1		D1	D2	D3
15	ES	ES	ES	ES	ES	ES	ES	ES	ES	ES	ES	ES	ES	ES		D1	D2	D3

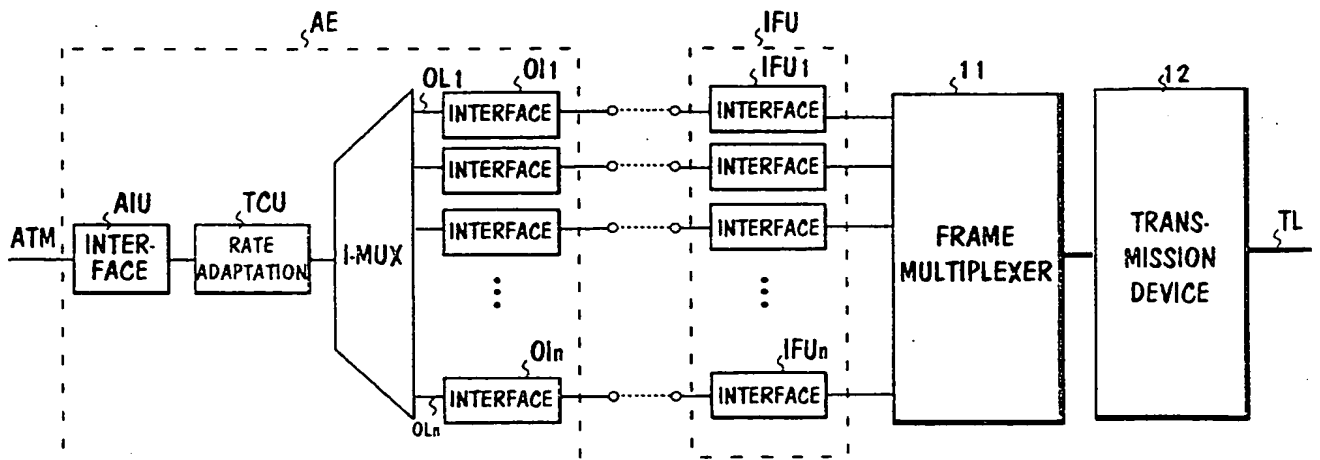


FIG. 3 PRIOR ART

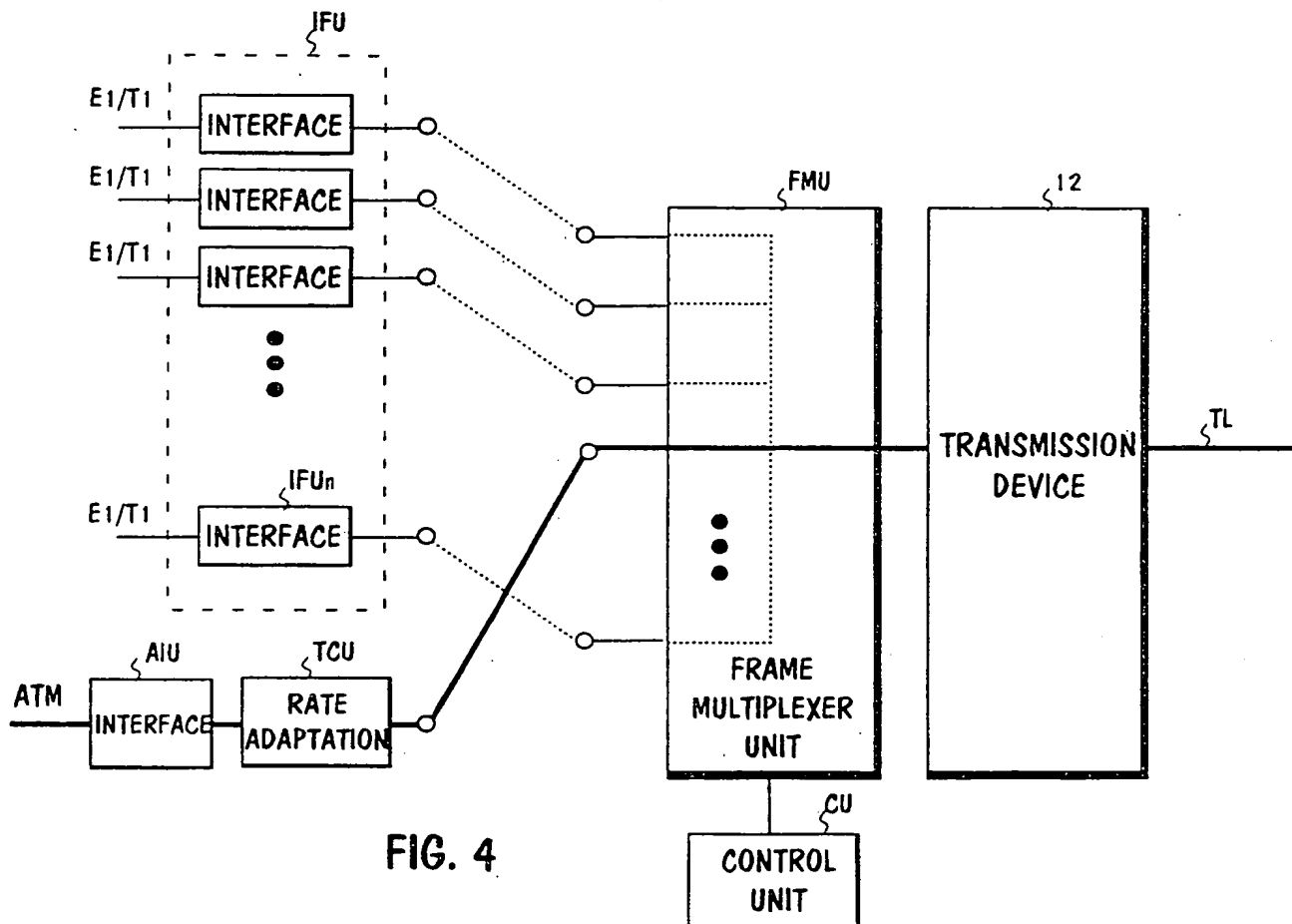


FIG. 4

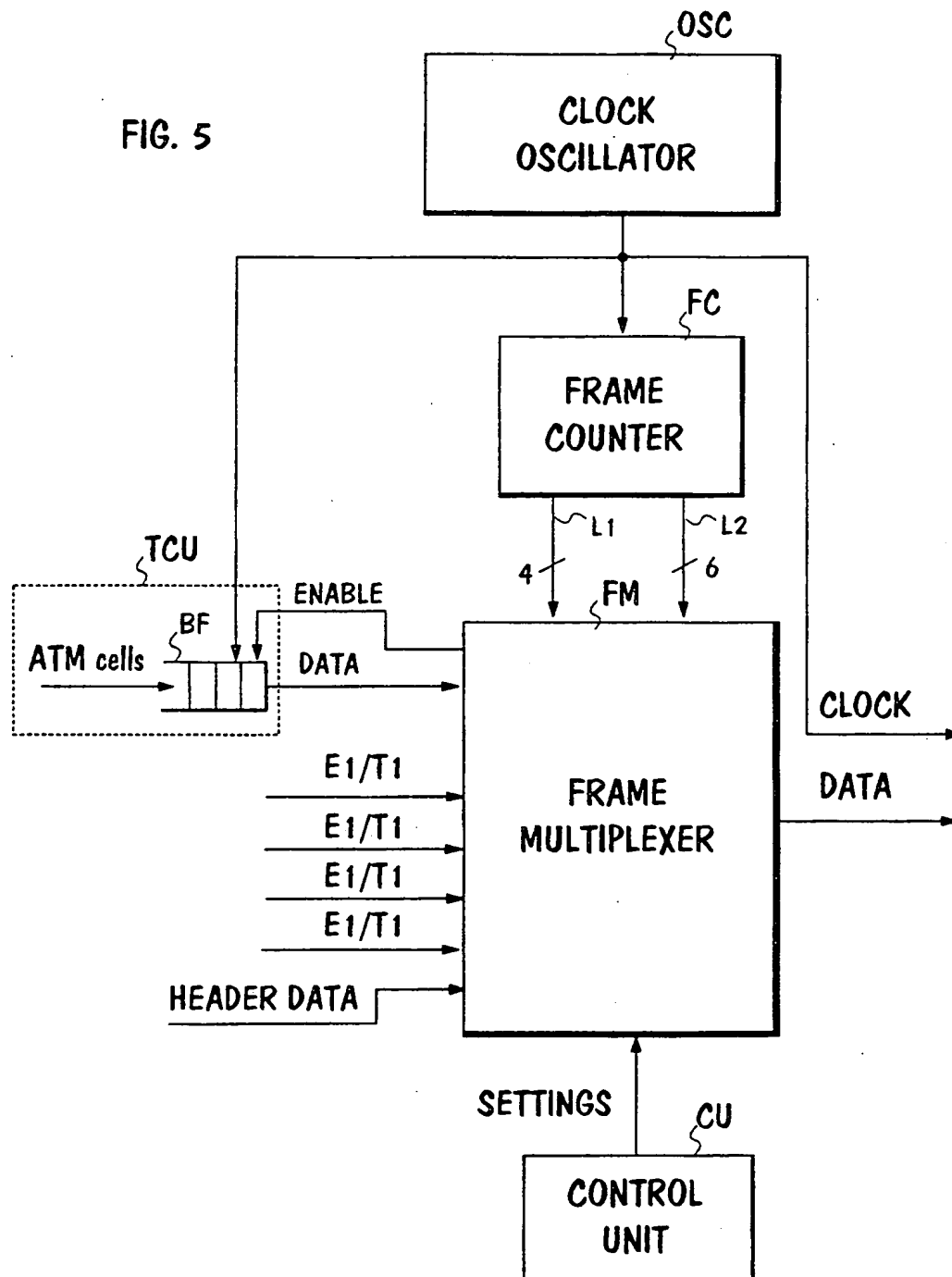
BIT NUMBER →

SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13		61	62	63
0	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
1	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
2	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
3	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
4	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
5	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
6	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
7	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
8	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
9	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
10	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
11	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
12	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
13	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
14	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM
15	FA	FA	FA	FA	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM	ATM		ATM	ATM	ATM

FIG. 6

002201 18885960

FIG. 5



002207" 18886960

BIT NUMBER →

SET	0	1	2	3	4	5	6	7	8	9	10	11	12	13		61	62	63
0	FA	FA	FA	FA	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
1	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
2	AC	AC	AC	AC	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
4	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
5	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
6	ED	AC	AC	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
7	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
8	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
9	AC	AC	AC	AC	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
10	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
11	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
12	AC	AC	AC	AC	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
13	FA	FA	FA	FA	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
14	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3
15	FS	FS	FS	FS	FS	FS	FS	FS	ATM	ATM	D2	D3	ATM	ATM		ATM	D2	D3

FIG. 7